



## ELECTRONIC ENDOSCOPE DEVICE

PUB. NO.: 09-090244 [JP 9090244 A]

PUBLISHED: April 04, 1997 (19970404)

INVENTOR(s): SUZUKI SHIGEO

OKADA FUJIO

APPLICANT(s): FUJI PHOTO OPTICAL CO LTD [000543] (A Japanese Company or Corporation), JP (Japan)

APPL. NO.: 07-264865 [JP 95264865]

FILED: September 19, 1995 (19950919)

INTL CLASS: [6] G02B-023/26; A61B-001/04

JAPIO CLASS: 29.2 (PRECISION INSTRUMENTS -- Optical Equipment); 28.2 (SANITATION -- Medical)

JAPIO KEYWORD: R098 (ELECTRONIC MATERIALS -- Charge Transfer Elements, CCD & BBD)

### ABSTRACT

**PROBLEM TO BE SOLVED:** To improve picture quality and to perform the effective use of a device without making the structure of an imaging device complicated and also without making a clock frequency high.

**SOLUTION:** In this device, a first system having high picture quality reading out the picture signal of odd numbered lines in a next period and moreover reading out the picture of even numbered lines in a next period as to the picture obtained with a single exposure in the period of 1/60sec. in a CCD 14 and a second system alternately reading out an odd numbered field signal and an even numbered field signal according to exposures to be successively performed are provided and the first system is executed in a first CCD driving circuit 24A and the second system is executed in a second CCD driving circuit 24B and, for example, the first system is used for still pictures and the second system is used for moving pictures. Moreover, in the forming of the picture of the first system, a shutter 19 interrupting an incident light so that a new signal accumulation is not performed to the CCD 14 in a prescribed period when the picture signal is read out is provided in a light source device, etc. Thus, it is made possible to distinguish between the use of the first system having high picture quality and the use of the second system of a conventional practice.

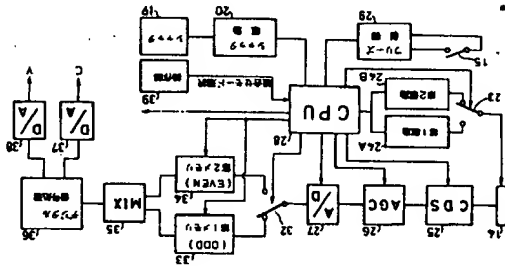
(51)Int.Cl. <sup>4</sup>	識別記号	庁内整理番号	F I	技術表示箇所
G 0 2 B 23/26			G 0 2 B 23/26	D
A 6 1 B 1/04	3 7 2		A 6 1 B 1/04	3 7 2
審査請求 未請求 請求項の数 2 F D (全 8 頁)				
(21)出願番号	特願平7-264885	(71)出願人	00005430	
		富士写真光機株式会社		
(22)出願日	平成7年(1995)9月19日	埼玉県大宮市榎町1丁目324番地		
		(72)発明者	鈴木 茂夫	
		埼玉県大宮市榎町1丁目324番地 富士		
		写真光機株式会社内		
		(72)発明者	岡田 勝夫	
		埼玉県大宮市榎町1丁目324番地 富士		
		写真光機株式会社内		
		(74)代理人	井理士 緒方 保人	

(54)【発明の名称】 電子内投像装置

(57)【要約】

【課題】 撮像素子の構造を複雑にすることなく、またクロック周波数を高くすることなく、画質の向上を図り、かつ有効利用できるようにする。

【解決手段】 CCD14において1/60秒の期間内の1回の露光で得られた画像信号につき、次の期間で奇数ラインの画像信号を読み出し、更に次の期間で偶数ラインの画像信号を読み出す高画質の第1方式と、順次行われる露光に対応して奇数フィールド信号と偶数フィールド信号とを交互に読み出す第2方式とを設け、この第1方式を第1CCD駆動回路24Aで、第2方式を第2CCD駆動回路24Bで実行し、例えば第1方式を静止面に用い、第2方式を動画に用いる。また、第1方式の画像形成では、画像信号を読み出す所定期間において、CCD14へ新たな信号書きが行われないように入射光を遮断するシャッタ19を光遮蔽装置等に設ける。このようにして、高画質の第1方式と従来の第2方式とを使い分けることが可能となる。



【特許請求の範囲】

【請求項1】 撮像素子により画素毎に蓄積された画像信号を順次読み出す電子内投像装置において、

1回の露光で得られた画像信号につき、次の期間で奇数ラインの画像信号を読み出し、次に残りのラインの画像信号を読み出すように制御する高画質の第1方式のための第1の撮像素子駆動回路と、

順次行われる露光に対応して上記撮像素子から奇数フィールドの画像信号と偶数フィールドの画像信号とを交互に読み出すように制御する第2方式のための第2の撮像素子駆動回路と、

上記の第1方式において画像信号を読み出す際の所定の時間に、撮像素子へ画像信号が蓄積されないように入射光を遮断する光遮断手段と、

上記撮像素子から上記2方式の駆動により得られた2種類の画像信号を記憶するメモリと、

このメモリ内の画像信号を混合して1フレームの画像を形成する画像形成回路と、

上記第1方式と第2方式とを切替え選択するための操作手段と、

この操作部から方式切替え信号に基づいて各回路の制御を切替え制御する制御部と、を含んでなることを特徴とする電子内投像装置。

【請求項2】 電子内投像の操作部に設けられたフリーズ回の操作により、上記第1方式と第2方式の選択切替えを行い、静止面を形成するとき上記第1方式を実行するようにしたことを特徴とする上記第1請求項記載の電子内投像装置。

【発明の詳細な説明】

【0001】

【発明の属する技術分野】 本発明は電子内投像装置、特に全画素を読み出して1フレームの画像を形成する装置の構成に関する。

【0002】

【従来の技術】 電子内投像装置等において、撮像素子として例えばCCD (Charge Coupled Device) が用いられており、このCCDでは光電変換素子により画素単位で蓄積される電荷を読み出すことにより、画像信号 (ビデオ信号) が得られることになる。また、このCCDの上面には、画素単位で色フィルタが配置されており、これによってカラー画像を得ることが可能となっている。

【0003】 図7には、上記CCDの色フィルタの配列状態が示されており、図示されるように、CCD1の撮像面には例えばMg (マゼンタ)、G (グリーン)、C (シアン)、Ye (イエロー) が画素単位で配列されている。従って、これらの色フィルタを透過した光により、CCD1では蓄積電荷が得られることになる。そして、上から順番にライン数の番号を付したとすると、従来の色経順順次読み出し方式によれば、上下画素の蓄

積電荷が混合されて読み出され、ライン1とライン2の混合信号、ライン3とライン4の混合信号、…が第1 (奇数) フィールドのビデオ信号、ライン2とライン3の混合信号、ライン4とライン5の混合信号、…が第2 (偶数) フィールドのビデオ信号として読み出される。【0004】 図8には、上記CCD1における各画素の読み出し状態が示されており、図示されるように、信号の読み出しは1/60秒 (垂直同期期間) 毎に行われる。そして、蓄積電荷信号の読み出しは、図 (11) に示されるように、次の1/60秒の間で行われることになり、この結果、(ライン1+ライン2)、(ライン3+ライン4)、(ライン5+ライン6)…の混合信号からなる第1フィールドのビデオ信号、(ライン2+ライン3)、(ライン4+ライン5)、(ライン6+ライン7)…の混合信号からなる第2フィールドのビデオ信号が1/60秒毎に得られることになる。

【0005】 図9には、CCD1の内部構成が示されており、このCCD1はインターライン型となっている。図示されるように、画素毎に光電変換素子が行列配置され、この光電変換素子2の配列の1列毎に隣接して画素毎の蓄積電荷を転送する垂直CCD3が配置される。また、この垂直CCD3に接続して水平CCD4が配置され、この水平CCD4には、転送された電荷を電圧に変換するための出力アンプ5が接続される。

【0006】 そして、この場合には、図示の光電変換素子2内に示した丸 (○) 記号が上記のMg フィルタを介して得られる蓄積電荷、三角 (△) 記号がG フィルタを介して得られる蓄積電荷、四角 (□) 記号がC フィルタを介して得られる蓄積電荷、掛け (×) 記号がYe フィルタを介して得られる蓄積電荷に対応することになる。

【0007】 従って、図9の構成では、図 (A) に示されるように、上記の画素の蓄積電荷が1/60秒の期間において蓄積されると、次の1/60秒の期間内図 (B) に示されるように、各光電変換素子2から蓄積電荷が垂直CCD3へ転送されることになり、このとき、上述のようにライン1とライン2の電荷値が加算される。また、同一期間内に、上記垂直CCD3の蓄積電荷は、水平CCD4へ順次移され、出力アンプ5を介して外部へ出力される。この結果、図9 (B) では第1フィールドの電圧が1/60秒の期間で読み出されることになる。

【0008】 また、上記の図8 (B) における上記第1フィールド情報の読み出しの期間では、同時に次のビデオ信号のために、上記光電変換素子2による蓄積を行って、この蓄積電荷は次の1/60秒の期間で、図9 (C) に示されるように、ビデオ信号が第2フィールド情報として読み出される。このようにして、モニタに、例えば上記第1フィールド情報と第2フィールド情報に基づいてインターレース走査することにより、被観



【図3】図1のフリーズ制御回路内の構成を示す回路図である。  
 【図4】実施形態例の第1方式におけるC/Dでの動作を示す説明図である。  
 【図5】フリーズ画像が第1方式で観察画像が第2方式となる組合せでの動作を示す説明図である。  
 【図6】実施形態例の第1方式でのC/Dの構成及び出し状態を示す説明図である。  
 【図7】C/Dに配置される色フィルタの構成を示す図である。

【図8】従来のC/Dでの動作を示す説明図である。  
 【図9】従来のC/Dの構成及び出し状態を示す説明図である。

- 【符号の説明】
- 1, 14 ... CCD、
  - 2 ... 光電変換素子、
  - 15 ... フリーズスイッチ、
  - 19 ... シャッタ、
  - 20 ... シャッタ駆動回路、
  - 23, 32 ... 切替え回路、
  - 24A ... 第1CCD駆動回路、
  - 24B ... 第2CCD駆動回路、
  - 28 ... CPU、
  - 29 ... フリーズ制御回路、
  - 33 ... 第1メモリ、
  - 34 ... 第2メモリ、
  - 35 ... 混合回路。

すように制御する高解像度の第1方式と、順次行われる露光に対応して上記撮像素子から奇数フィールドの画像信号と偶数フィールドの画像信号とを交互に読み出すように制御する第2方式とを設けると共に、この第1方式において画像信号を読み出す際の所定の時間に、撮像素子へ画像信号が蓄積されないように入射光を遮断する光遮断手段を設け、選択された上記第1方式と第2方式に応じて各回路の制御を切り替えるようにしたもので、1回の露光で得られた画像信号に基づいて形成された高画質の画像と、順次の露光で得られた画像信号に基づいて形成された画像とを選択的に画像表示することができるといふ利点がある。

【0041】そして、上記第1方式では、全画面を順番に読み出す方式の場合のように撮像素子の構造を複雑にすることなく、画質の向上を図ることが可能となる。また、クロック周波数を高くする必要がなく、リセットパルスのタイミング合せも煩雑とならず、ノイズ放射も抑制できるという利点がある。

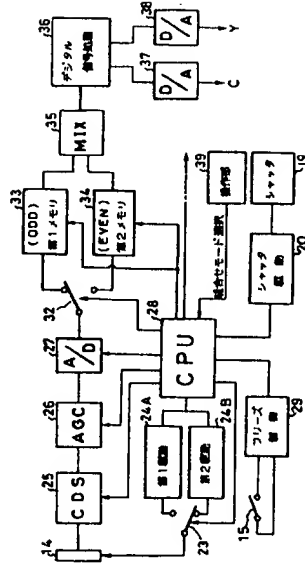
【0042】第2請求項記載の発明によれば、フリーズ如により静止面を形成するときに、上記第1方式を実行するようにしたので、静止面に適した高解像度の画像が得られるという利点がある。

【図面の簡単な説明】

【図1】本発明の実施形態例に係る電子内視鏡装置の回路構成を示すブロック図である。

【図2】上記電子内視鏡装置の回路構成を示す図である。

【図1】



回路35で1フレームのビデオ信号が形成される。次段のデジタル信号処理回路36では、色差信号(C信号)と輝度信号(Y信号)への信号処理が行われ、これらの信号はD/A変換器37, 38を介してモニターへ供給されることになり、これによって、モニタ上に被観察体内の高画質の画像が表示される。

【0035】そして、電子内視鏡10の操作部に配置されたフリーズスイッチ15が押されたときにも、上記のビデオ信号に基づいて静止面処理が施され、この静止面がモニタ上に表示される。

【0036】次に、フリーズ画像が第1方式で観察画像が第2方式となる組合せが選択されたときは、図5に示されるように、フリーズスイッチ15の操作によって第1方式と第2方式を切替えるための信号が形成される。即ち、フリーズスイッチ15からの信号は、図3のフリーズ制御回路29へ供給されることになるが、フリーズスイッチ15の最初の押し操作により、図5(A)に示される第1のバルスPBが出力され、2度目の押し操作により第2のバルスPBが出力される。そして、これらのバルスPBは、図5(B)に示されるように垂直動作期間V0×5の期間(V1~V5)が経過した後には有効となるように制御され、このとき図5(C)のような切替え信号が形成される。

【0037】従って、上記フリーズスイッチ15を最初に押し操作したときには、CPU28により第1方式へ移行し、静止面形成のために第1シャッタ駆動回路24Aが選択され、シャッタ駆動回路20が動作状態とされる。所定時間後に、フリーズスイッチ15を2度目に押し操作したときには、第2方式へ移行し、第2シャッタ駆動回路24Aが選択され、シャッタ駆動回路20が動作状態とされる。

【0038】そして、図5(D), (E), (F)に示されるように、第1方式へ移行した後は、図4の場合と同様に、飛び飛びの1/60秒の期間内に露光及び信号の蓄積が行われ、1回の露光で得られたビデオ信号につき奇数ラインの信号と偶数ラインの信号が順に読み出されることになり、これによって静止面が形成される。従って、この場合は、静止面がときに高画質の画像が得られるという利点がある。

【0039】上記の実施形態例では、光遮断手段として光遮蔽21側で光露光を遮断するシャッタ19を用いたが、この光遮断手段としては、CCD14に対し被観察体内からの露光を遮断するための他の構成が適用でき、例えば電子内視鏡10側で光の入射を遮断することが可能である。

【0040】

【発明の効果】以上説明したように、第1請求項記載の発明によれば、1回の露光で画面毎に得られた画像信号につき、最初に奇数又は偶数のいずれかのラインの画像信号を読み出し、次に残りのラインの画像信号を読み出。

に匹づいて、静止面処理が行われ、モニタには静止面が表示される。

【0029】次に、フリーズ画像及び通常の観察画像と共に第1方式となる組合せが選択されたときと、上記切替え回路23は第1CCD駆動回路24Aを選択することになり、CPU28によってシャッタ駆動回路20が動作状態とされる。そうすると、上記光源ランプ21からはシャッタ19の開閉時に出力された光が、ライトガイド16を介して被観察体内へ照射される。図4には、このときのCCD14での動作状態が示されており、上記の蓄積電荷は、図4(A)のように、従来の場合において1フィールドのビデオ信号を得る場合と同様に、例えば1/60秒の期間内で抽出されるように制御される。

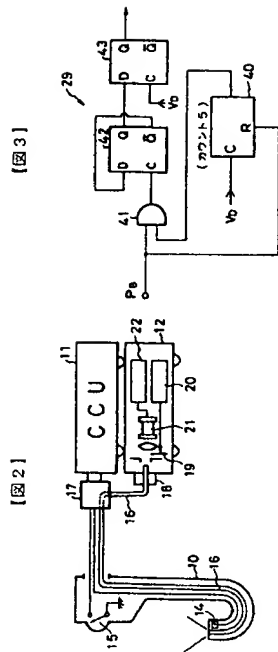
【0030】図6には、上記CCD14内での電荷の抽出状態が示されており、上記の1/60秒の期間内には、図6(A)に示されるように、画面毎の光電変換素子2に電荷が蓄積される。この蓄積電荷は、被観察体内からの露光により、電子シャッタ速度等に基づいて得られるものである。そして、次の1/60秒の期間では、図2のシャッタ19がシャッタ駆動回路20によって閉状態とされ、図4(C)の100に示されるように、CCD14への入射光が遮断されることになり、CCD14の電荷蓄積は行われない。

【0031】また、この期間では図4(B)に示されるように、CCD14の奇数ライン、即ちライン1、ライン3、ライン5...が読み出される。この状態は、図6(B)に示されており、この例では、Mgフィルタを介して得られた蓄積電荷(O)と、Gフィルタを介して得られた蓄積電荷(Δ)が垂直CCD3へ転送されて、水平CCD4を介して出力アンプ5から読み出されることになる。

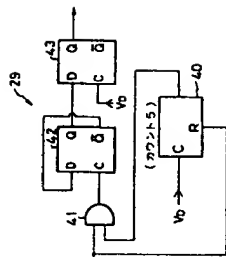
【0032】そして、次の1/60秒の期間では、CCD14の偶数ライン、即ちライン2、ライン4、ライン6...が読み出される。この状態は、図6(C)に示されており、図示のように、Cフィルタを介して得られた蓄積電荷(O)と、Ycフィルタを介して得られた蓄積電荷(x)が垂直CCD3及び水平CCD4を介して出力アンプ5から読み出される。

【0033】このようにして読み出されたビデオ信号は、図1のCDS回路25でサンプリングされ、AGC回路26でゲイン調整された後に、A/D変換器27を介して切替え回路32へ供給される。この切替え回路32は、CPU28の制御(フィードバック)に基づいて、後段の第1メモリ33と第2メモリ34への接続を切り替えており、これによって、上記の奇数ラインのビデオ信号が第1メモリ33へ格納され、また偶数ラインのビデオ信号が第2メモリ34へ格納される。

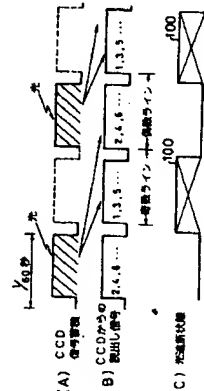
【0034】その後、これらのメモリ33, 34内に一時的に記憶されたビデオ信号は、所定の読出し速度で読み出されて混合回路35へ出力されることになり、この混合



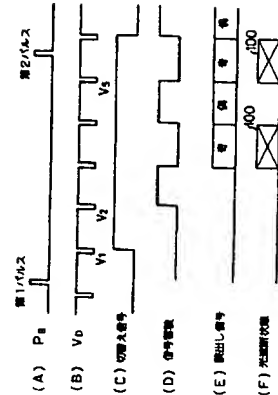
【図3】



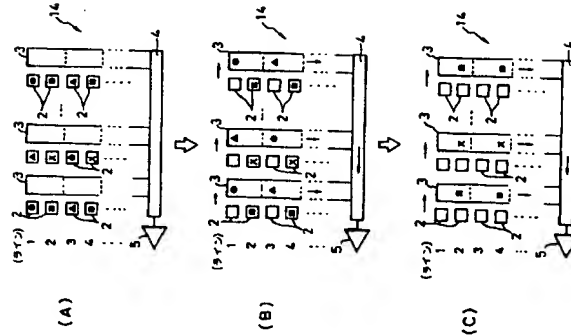
【図4】



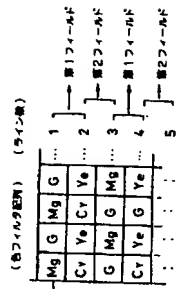
【図5】



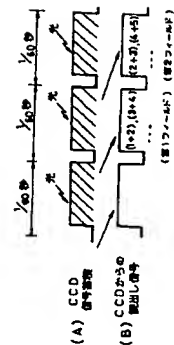
【図6】



【図7】



【図8】



【図9】

